

## FIȘA DISCIPLINEI

### 1. Date despre program

1.1 Instituția de învățământ superior	Universitatea Tehnică din Cluj-Napoca
1.2 Facultatea	Facultatea de Electronică, Telecomunicații și Tehnologia Informației
1.3 Departamentul	Departamentul de Bazele Electronicii
1.4 Domeniul de studii	Inginerie și Management
1.5 Ciclul de studii	Licență
1.6 Programul de studii / Calificarea	Inginerie Economică în domeniul Electric, Electronic și Energetic / Inginer
1.7 Forma de învățământ	IF – învățământ cu frecvență
1.8 Codul disciplinei	26.00

### 2. Date despre disciplină

2.1 Denumirea disciplinei	Circuite integrate digitale						
2.2 Aria de conținut	Arie teoretică Arie metodologică Arie de analiză						
2.3 Responsabil de curs	Conf. Dr. Ing. Csipkes Doris		doris.csipkes@bel.utcluj.ro				
2.4 Titularul activităților de seminar / laborator / proiect	Drd. Ing. Claudia Cordos		claudia.cordos@bel.utcluj.ro				
2.5 Anul de studiu	II	2.6 Semestrul	2	2.7 Tipul de evaluare	Examen	2.8 Regimul disciplinei	DID/DI

### 3. Timpul total estimat

3.1 Număr de ore pe săptămână	4	din care: 3.2 curs	2	3.3 seminar / laborator	2
3.4 Total ore din planul de învățământ	56	din care: 3.5 curs	28	3.6 seminar / laborator	28
Distribuția fondului de timp					ore
Studiul după manual, suport de curs, bibliografie și notițe					14
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren					7
Pregătire seminarii / laboratoare, teme, referate, portofolii și eseuri					14
Tutoriat					6
Examinări					3
Alte activități: .....					
3.7 Total ore studiu individual	44				
3.8 Total ore pe semestru	100				
3.9 Numărul de credite	4				

### 4. Precondiții (acolo unde este cazul)

4.1 de curriculum	Componente si circuite electronice pasive Dispozitive electronice Circuite electronice fundamentale Teoria circuitelor electrice Teoria semnalelor
-------------------	--

4.2 de competențe	Folosirea calculatorului, noțiuni fundamentale de proiectare asistată de calculator în electronică.
-------------------	---

### 5. Condiții (acolo unde este cazul)

5.1. de desfășurare a cursului	Tablă și retroproiector sau platforma Microsoft Teams
5.2. de desfășurare a seminarului / laboratorului / proiectului	Tablă și calculatoare sau platforma Microsoft Teams

### 6. Competențele specifice acumulate

Competențe profesionale	<p>C1. Efectuarea de calcule, demonstrații și aplicații, pentru rezolvarea de sarcini specifice ingineriei și managementului pe baza cunoștințelor din științele fundamentale și ingineresti.</p> <p>C2. Elaborarea și interpretarea documentației tehnice, economice și manageriale.</p> <p>C4. Elaborarea și evaluarea fluxurilor tehnice, economice și financiare la nivel de afacere, gestiunea fenomenului tehnic, economic și financiar</p> <p>C5. Proiectarea tehnică și tehnologică a proceselor privind structurile și sistemele din domeniul electric, electronic și energetic în condiții de calitate, proiectarea tehnică și tehnologică a proceselor din industria electrică, electronica și energetică, în condiții de calitate date.</p>
-------------------------	---

### 7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

7.1 Obiectivul general al disciplinei	Dezvoltarea de competențe în domeniul analizei și proiectării blocurilor funcționale analogice de bază.
7.2 Obiectivele specifice	<p>1. Asimilarea cunoștințelor teoretice privind structura internă și indicatorii de performanță ai amplificatoarelor operaționale bipolare și CMOS.</p> <p>2. Obținerea deprinderilor pentru proiectarea și analiza unor amplificatoare operaționale pornind de la un set de specificații prestabilit.</p>

### 8. Conținuturi

8.1 Curs	Metode de predare	Observații
Microelemente integrate. Tranzistoare MOS și bipolare.	Expunere, discutii, stil de predare interactiv	Predare față în față sau online folosind platforma Microsoft Teams
Modele și parametri de semnal mic. Metode de polarizare. Fenomenul de <i>latch-up</i> în tehnologia CMOS.		
Etaje de ieșire din surse de curent. Structuri avansate. Mărirea rezistenței de ieșire și scăderea tensiunii minime admise la borne.		
Oglinzi și amplificatoare de curent bipolare și CMOS. Parametrii. Metode de reducere a erorilor.		
Referințe integrate. Sensitivitatea și coeficientul de temperatură. Referințele $V_{th}/R$ , $V_{be}/R$ , Widlar, PTAT.		
Referințe compensate pentru reducerea efectelor variației tensiunii de alimentare și a temperaturii ( <i>bootstrap</i> , bandă interzisă).		
Amplificatoare integrate simple bipolare și CMOS. Principii de funcționare. Comportamentul în frecvență. Metode de îmbunătățire a performanțelor.		
Amplificatoare integrate cu performanțe mărite. Amplificatoarele cascodă simetrice, asimetrice și cascodă pliată. Principii de funcționare. Comportamentul în frecvență.		
Amplificatoare diferențiale. Configurații fundamentale. Parametrii. Comportament în frecvență.		

Metode de liniarizare a etajelor diferențiale. Degenerarea în emitor (sursă) și efectul reacției negative.		
Amplificatorul operațional cu compensare Miller. Principii de funcționare. Modelul de semnal mic. Caracteristici de frecvență. Metoda de proiectare a AO Miller pentru specificații impuse.		
Amplificatoarele operaționale cascodă telescop. Comparație cu AO Miller. Schemele de semnal mic. Caracteristici de frecvență. Metoda de proiectare pentru specificații impuse.		
Amplificatoarele operaționale cascodă pliată. Comparație cu AO cascodă telescop. Schemele de semnal mic. Caracteristici de frecvență. Metoda de proiectare pentru specificații impuse.		
Stabilitatea amplificatoarelor cu reacție. Criteriul de stabilitate pentru câștigul buclei. Indicatori de stabilitate. Condițiile de stabilitate pentru amplificatorul de pe calea directă.		
<b>8.2 Seminar / laborator / proiect</b>		
	<b>Metode de predare</b>	<b>Observații</b>
<b>Seminar</b>	Expunere și rezolvare probleme, învățarea prin cooperare, expunerea, explicația, demonstrația.	Predare față în față sau online folosind platforma Microsoft Teams
Etaje de ieșire în sursele de curent.		
Oglinzi de curent.		
Referințe de curent și de tensiune.		
Amplificatoare simple.		
Amplificatoare diferențiale.		
Structuri interne de AO - analiza.		
Metode de proiectare ale AO.		
<b>Laborator</b>	Expunere și aplicații, învățarea prin descoperire, exercițiu, învățarea pe simulatoare didactice, instruirea asistată de calculator.	Calculator, program specific  Predare față în față sau online - Microsoft Teams
Tranzistoare – caracteristici, regimuri de funcționare.		
Proiectarea și analiza surselor de curent integrate.		
Oglinzi de curent.		
Referințe de curent și de tensiune.		
Amplificatoare simple.		
Amplificatoare diferențiale.		
Amplificatoarele operaționale Miller, cascodă telescop și cascodă pliată.		
<b>Bibliografie</b>		
<ol style="list-style-type: none"> <li>1. D. Csipkes – Circuite Integrate Analogice. Circuite fundamentale – Casa Cărții de Știință, 2007;</li> <li>2. D. Csipkes, G. Csipkes – Elemente constructive utilizate în proiectarea circuitelor analogice complexe – Casa Cărții de Știință, 2004;</li> <li>3. L. Feștilă – Circuite integrate analogice 1 – Casa Cărții de Știință, 1997;</li> <li>4. L. Feștilă – Circuite integrate analogice 2 – Casa Cărții de Știință, 1999;</li> <li>5. P.E. Allen, D. Holberg – CMOS Analog Circuit Design, Second Edition, Oxford Press, 2002;</li> <li>6. D. Csipkes, G. Csipkes – Fundamental Analog Circuits. Practical Simulation Exercises – UTPres, 2004;</li> <li>7. Robert Groza, Gabor Csipkes, Doris Csipkes, Circuite integrate analogice. Indrumator de laborator, Editura U.T.PRESS, Cluj-Napoca, 2015.</li> <li>8. D. Csipkes – Circuite Integrate Analogice. Slide de curs. Actualizate anual: <a href="http://www.bel.utcluj.ro/ci/">http://www.bel.utcluj.ro/ci/</a></li> </ol>		

**9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului**

Competențele achiziționate vor fi necesare angajaților care-și desfășoară activitatea în domeniul proiectării circuitelor electronice.

**10. Evaluare**

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finală
10.4 Curs	Rezolvare probleme / test grilă	Examen scris față în față sau test grilă în Microsoft Forms	80%
10.5 Seminar/Laborator	Probleme practice de simulare	Test practic față în față sau proiecte de simulare	20%
10.6 Standard minim de performanță			
<p><b>Nivel calitativ:</b>  <i>Cunoștințe minimale:</i>            - Să cunoască funcționarea principalelor componente integrate analogice;            - Să recunoască structurile de bază în circuite analogice mai complexe.  <i>Competențe minimale:</i>            - Să poată enumera parametrii specifici fiecărei categorii de circuite fundamentale;            - Să realizeze combinații de blocuri funcționale pentru a implementa sisteme analogice complexe.</p> <p><b>Nivel cantitativ:</b>            ✓ Efectuarea tuturor lucrărilor de laborator            ✓ Nota la examen, cumulată cu nota la laborator să fie minim 4,5            Nota la disciplină se calculează cu relația: <math>0,8 * \text{Nota\_examen} + 0,2 * \text{Nota\_laborator}</math></p>			

Data completării:	Titulari	Titlu Prenume NUME	Semnătura
20.06.2023	Curs	Conf. Dr. Ing. Csipkes Doris	
	Aplicații	Drd. Ing. Claudia Cordos	

Data avizării în Consiliul Departamentului	Director Departament Prof.dr.ing. Sorin Hintea
11.07.2023	
Data aprobării în Consiliul Facultății	Decan Prof.dr.ing. Ovidiu Aurel POP
12.07.2023	