

FIȘA DISCIPLINEI

1. Date despre program

1.1 Instituția de învățământ superior	Universitatea Tehnică din Cluj-Napoca
1.2 Facultatea	Facultatea de Electronică, Telecomunicații și Tehnologia Informației
1.3 Departamentul	Bazele Electronicii
1.4 Domeniul de studii	Inginerie electronică, telecomunicații și tehnologii informaționale
1.5 Ciclul de studii	Licență
1.6 Programul de studii / Calificarea	Electronică Aplicată / Tehnologii și sisteme de telecomunicații
1.7 Forma de învățământ	IF – învățământ cu frecvență
1.8 Codul disciplinei	27.00

2. Date despre disciplină

2.1 Denumirea disciplinei	Sisteme cu circuite integrate digitale						
2.2 Aria de conținut	Arie teoretică						
	Arie metodologică						
	Arie de analiză						
2.3 Responsabil de curs	Prof. dr. ing. Sorin HINTEA – sorin.hintea@bel.utcluj.ro						
2.4 Titularul activităților de seminar / laborator / proiect	Șl. dr. ing. Paul FARAGO Șl. dr. ing. Robert GROZA Conf. dr. ing. Botond KIREI						
2.5 Anul de studiu	II	2.6 Semestrul	2	2.7 Tipul de evaluare	E	2.8 Regimul disciplinei	DID/DOB

3. Timpul total estimat

3.1 Număr de ore pe săptămână	4	din care: 3.2 curs	2	3.3 seminar / laborator	2
3.4 Total ore din planul de învățământ	56	din care: 3.5 curs	28	3.6 seminar / laborator	28
Distribuția fondului de timp					ore
Studiul după manual, suport de curs, bibliografie și notițe					40
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren					-
Pregătire seminarii / laboratoare, teme, referate, portofolii și eseuri					28
Tutoriat					3
Examinări					3
Alte activități:					-
3.7 Total ore studiu individual	74				
3.8 Total ore pe semestru	130				
3.9 Numărul de credite	5				

4. Precondiții (acolo unde este cazul)

4.1 de curriculum	Circuite Integrate Digitale
4.2 de competențe	Semnale electrice, conectarea componentelor pasive, relații și teoreme de circuite electrice, comportarea în timp și frecvența a condensatorului și bobinei, reprezentarea răspunsului în frecvență

5. Condiții (acolo unde este cazul)

5.1. de desfășurare a cursului	
5.2. de desfășurare a seminarului / laboratorului / proiectului	

6. Competențele specifice acumulate

Competențe profesionale	<p>C1. Utilizarea elementelor fundamentale referitoare la dispozitivele, circuitele, sistemele, instrumentația și tehnologia electronică</p> <p>C1.4 Utilizarea instrumentelor electronice și a metodelor specifice pentru a caracteriza și evalua performanțele unor circuite și sisteme electronice</p> <p>C2. Aplicarea metodelor de bază pentru achiziția și prelucrarea semnalelor</p> <p>C2.3 Utilizarea mediilor de simulare pentru analiza și prelucrarea semnalelor</p> <p>C2.4 Utilizarea de metode și instrumente specifice pentru analiza semnalelor</p> <p>C2.5 Proiectarea de blocuri funcționale elementare de prelucrare digitală a semnalelor cu implementare hardware și software</p>
Competențe transversale	<p>CT1 Analiza metodică a problemelor întâlnite în activitate, identificând elementele pentru care există soluții consacrate, asigurând astfel îndeplinirea sarcinilor profesionale</p> <p>CT3 Adaptarea la noile tehnologii, dezvoltarea profesională și personală, prin formare continuă folosind surse de documentare tipărite, software specializat și resurse electronice în limba română și, cel puțin, într-o limbă de circulație internațională</p>

7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

7.1 Obiectivul general al disciplinei	Dezvoltare de competente privind utilizarea dispozitivelor electronice.
7.2 Obiectivele specifice	<ol style="list-style-type: none"> 1. Înțelegerea conceptelor de baza privind sistemele realizate cu circuite integrate digitale. 2. Dezvoltarea de deprinderi și abilități necesare pentru utilizarea circuitelor integrate digitale în sistemele electronice. 3. Dezvoltarea de deprinderi și abilități necesare pentru analiza și proiectarea sistemelor cu circuite digitale.

8. Conținuturi

8.1 Curs	Metode de predare	Observații
1. Introducere în Sisteme cu Circuite Integrate Digitale. Tranzistorul MOS. Funcționarea și caracteristicile tranzistorului MOS.	Expunere, conversație euristica, exemplificare, problematizare, exercițiu didactic, studiul de caz, evaluare formativă	On-site: Se utilizează prezentări .ppt, videoprojector, Tabla Online: se utilizează pachetul Microsoft Office 365 – Teams, OneNote, Whiteboard
2. Structuri interne de circuite digitale CMOS. Inversorul CMOS.		
3. Structuri interne de circuite digitale CMOS. Porti CMOS.		
4. Circuite combinatoriale și secvențiale realizate în tehnologie VLSI CMOS.		
5. Analiza performanțelor circuitelor CMOS. Timpi de propagare și putere disipată		

6. Metode de optimizare a performanțelor de viteză pentru circuitele CMOS VLSI		
7. Registre de deplasare. Structura internă și funcționare.		
8. Aplicații cu registre de deplasare		
9. Operații aritmetice. Circuite de adunare, scădere și multiplicare CMOS.		
10. Memorii semiconductoare: structura și organizare. Memorii de tip ROM, PROM, EPROM, EEPROM, FLASH. Structuri și configurații interne. Caracteristici electrice și temporale ale memoriilor		
11. Memorii RAM statice și dinamice. Structuri și caracteristici.		
12. Aplicații cu memorii semiconductoare. Conectarea și extinderea capacității de memorare		
13. Aritmetice programabile. Structuri PLA, PAL și FPGA.		
14. Generatoare de impulsuri. Circuite astabile și monostabile.		
<p>Bibliografie</p> <p>1. Sorin Hintea, Gabor Csipkes, Doris Csipkes, Paul Farago, Mihaela Cirlugea – Digital Integrated Circuits. Editura Casa Cărții de Știință, Cluj-Napoca, 2017</p> <p>2. Sorin Hintea, Mihaela Cirlugea, Lelia Festila. Circuite Integrate Digitale. Editura UT Press, Cluj-Napoca, 2005</p> <p>3. Gheorghe Toacse, Dan Nicula, Electronică Digitală, Editura Tehnică 2005</p> <p>4. J. Wakerly – Digital Design, Principle & Practices, Prentice Hall, 1999</p> <p>5. Rabaey J.M., Chandrakasan A., Nikolic B. Digital Integrated Circuits. A design perspective. Prentice Hall, 2003.</p> <p>6. Weste N.H.E, Harris D. CMOS VLSI Design. A Circuits and Systems Perspective. Pearson Addison Wesley, 2005.</p> <p>7. H. Kaeslin, “Digital Integrated Circuit Design From VLSI Architecture to CMOS Fabrication”, Cambridge University Press, 2008.</p> <p>8. C. H. Roth, L.K. John, “Digital System Design using VHDL”, Cengage Learning, 2008.</p> <p>9. Ercegovac, M., Lang T., Moreno J. Introduction to Digital Systems. John Wiley & Sons Inc, New-York, 1999</p>		
8.2 Seminar / laborator / proiect	Metode de predare	Observații
Laborator	Demonstratia si experimentul didactic, exercitiul didactic, lucrul in echipa	Onsite: Se utilizeaza aparatura de laborator, montaje experimentale, calculator, tabla Online: se utilizează pachetul Microsoft Office 365 – Teams, OneNote, Whiteboard
1. Introducere în mediul CAD		
2. Inversorul CMOS.		
3. Porți logice CMOS		
4. Poarta de transmisie. Circuite logice cu porți de transmisie.		
5. Registre de deplasare. Aplicații.		
6. Memorii RAM. Aplicații.		
7. Recuperări lucrări laborator, verificare/testare laborator.		
Proiect		
1. Prezentarea și alocarea temelor de proiect. Introducere în mediul de descriere HDL		
2. Conversii de date în VHDL		
3. Descrierea VHDL a automatelor de stare		

4. Proiectarea si implementarea temei de proiect I		
5. Proiectarea si implementarea temei de proiect II		
6. Proiectarea si implementarea temei de proiect III		
7. Susținerea proiectului, evaluare		
Bibliografie 1. Sorin Hintea, Gabor Csipkes, Doris Csipkes, Paul Farago, Mihaela Cirlugea – Digital Integrated Circuits. Editura Casa Cărții de Știință, Cluj-Napoca, 2017 2. Gabor Csipkes, Doris Csipkes, Sorin Hintea, Mihaela Cîrlugea - "Circuite integrate digitale: culegere de probleme", editura UT Press 2011 3. C. Rus, S.Hintea, Doris Csipkes. Circuite integrate digitale.Structuri interne. Indrumator de laborator. U.T. Press, Cluj-Napoca, 2006 4. Paul Farago, Botond Kirei, Gabor Csipkes, Sorin Hintea – Descrierea in VHDL a sistemelor cu circuite integrate digitale - Indrumator de Proiectare si Simulare. Editura U.T.PRESS, Cluj-Napoca, 2014		

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului

Continutul disciplinei si competentele achizitionate corespund asteptarilor organizatiilor profesionale de profil (de ex. ARIES) si firmelor de profil la care studentii isi desfasoara stagiile de practica si/sau ocupa un loc de munca, precum si organismelor nationale de asigurarea a calitatii (ARACIS).

10. Evaluare

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finală
10.4 Curs	Nivelul achiziției cunoștințelor teoretice si nivelul deprinderilor dobândite	- Examen scris de evaluare sumativă (tratate subiecte teoretice, rezolvare probleme)	- E, max 10 pct*,0.5
10.5 Laborator/Proiect	Nivelul abilitațiilor dobândite	- Evaluare formativa continua - Test practic de laborator – conditie de promovare a laboratorului - Sustinere proiect	- P, max. 10 pct * 0.3 + L, max 10 pct * 0.2
10.6 Standard minim de performanță			
L ≥ admis, P ≥ 5 si E ≥ 5 si 2E/3+P/3 ≥ 5			

Data completării:	Titulari	Titlu Prenume NUME	Semnătura
10.09.2022	Curs	Șl. dr. ing. Paul FARAGO	
	Aplicații	Șl. dr. ing. Paul FARAGO	

Data avizării în Consiliul Departamentului BE	Director Departament BE
15.09.2022	Prof.dr.ing. Sorin HINTEA
Data aprobării în Consiliul Facultății ETTI	Decan
21.09.2022	Prof.dr.ing. Ovidiu Pop